

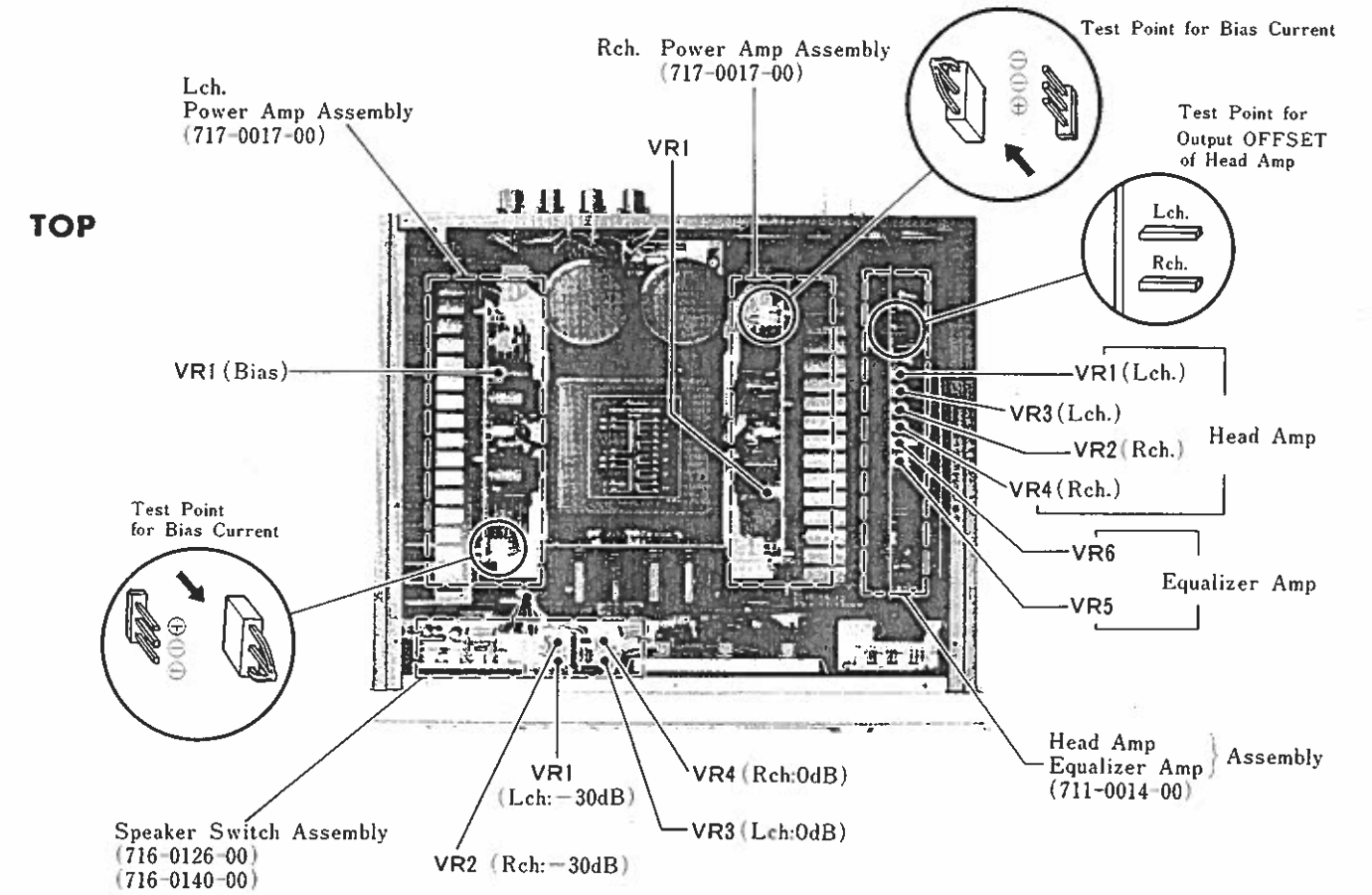
E303X

CIRCUIT ADJUSTMENT (回路調整)

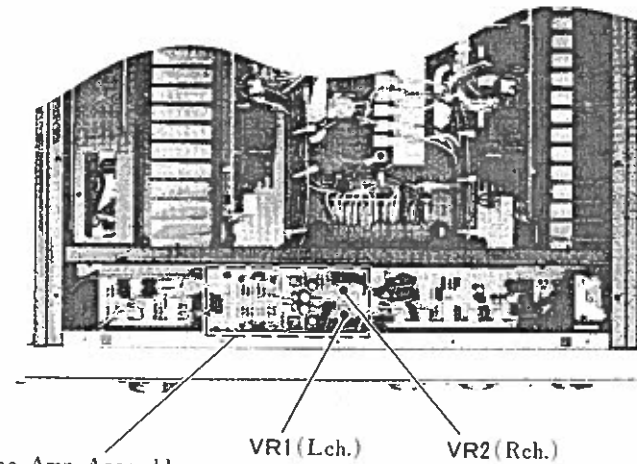
- Notes #1. Internal input resistance of volt-ohm meter should be higher than 10k ohms.
 テスターは、入力抵抗10kΩ以上のものをお使い下さい。
- #2. Adjustments should be made in case of the PC Board or Transistors being changed.
 調整はPCボードあるいはトランジスタを交換した場合行って下さい。
- #3. In the DC Balance adjustment, though a normal volt-ohm meter can only indicate the offset balance with a very small amount of meter scale, adjust it carefully so as the meter to indicate exact ZERO potential.
 DCバランス(OFFSET)調整は、テスターで見た場合は微小な範囲でしか動きませんので、注意してテスターの指針が全く動かない程度に調整して下さい。
- #4. Adjustment is made at test point with shorting connector jack removed. After adjustment completed make sure to plug test point with shorting connector jack.
 調整はテストポイントのショートコネクタジャックをはずし行って下さい。又、調整後は必ず取りつけて下さい。
- #5. After feeding 1~10 watts output for about 15 minutes, check bias adjustments again.
 出力1~10ワット前後で通電動作させた後、バイアス電流を再チェックする。

STEP ステップ	ADJUST ITEM 調整項目	PROCEDURE 電圧検出		ADJUST 調整箇所	REMARKS 調整・備考
		TEST EQ'PT 検出器	CONNECTING POINT 接続点		
HEAD AMP, EQUALIZER AMP ASSEMBLY (711-0014-00) ヘッドアンプ、イコライザAss'y					
1	Input OFFSET of Lch. Head Amp. ヘッドアンプLch.入力オフセット	V.O. Meter Set range to less than DC0.3V テスター DC0.3V以下のレンジ	Disc Input Jack of Lch. with Head Amp at ON Lch. DISC 入力端子(H. Amp ON)	VR1	See #3 Adjust for "0" reading of V.O. Meter テスターの指示"0"に調整
2	Input OFFSET of Rch. Head Amp. ヘッドアンプRch.入力オフセット		Disc Input Jack of Rch. with Head Amp at ON Rch. DISC 入力端子(H. Amp ON)	VR2	
3	Output OFFSET of Lch. Head Amp. ヘッドアンプLch.出力オフセット		Terminal "L" and Chassis テストポイント "L" とシャーシ間	VR3	
4	Output OFFSET of Rch. Head Amp. ヘッドアンプRch.出力オフセット		Terminal "R" and Chassis テストポイント "R" とシャーシ間	VR4	
5	Output OFFSET of Lch. Equalizer Amp. イコライザアンプLch.出力オフセット		REC OUT Jack of Lch. Lch. REC OUT 端子	VR5	
6	Output OFFSET of Rch. Equalizer Amp. イコライザアンプRch.出力オフセット		REC OUT Jack of Rch. Rch. REC OUT 端子	VR6	
TRAMP AMP ASSEMBLY (712-0014-00) トーンアンプAss'y					
1	Output OFFSET of Lch. Tone Amp. トーンアンプLch.出力オフセット	V.O. Meter Set range to less than DC0.3V テスター DC0.3V以下のレンジ	PRE OUT Jack of Lch. Lch. PRE OUT 端子	VR1	Adjust for "0" reading of V.O. Meter テスターの指示"0"に調整
2	Output OFFSET of Rch. Tone Amp. トーンアンプRch.出力オフセット		PRE OUT Jack of Rch. Rch. PRE OUT 端子	VR2	
POWER AMP ASSEMBLY (717-0017-00) パワーアンプAss'y					
1	Bias Current of Lch. Power Amp. Lch. バイアス電流	V.O. Meter Set range to less than DC0.3V テスター DC0.3V以下のレンジ	Test Point Pin (+) and (-) (※Remove Shorting Jack, then make sure to Plug) テストポイント⊕、⊖ (調整時、ショートプラグを はずし調整後は取付を確認)	VR1 for Lch.	Adjust for "33mV" reading of V.O. Meter テスターの指示"33mV" に調整
2	Bias Current of Rch. Power Amp. Rch. バイアス電流			VR1 for Rch.	
METER CALIBRATION (Located Speaker Sw Assembly 716-0126 or 716-0140-00) メータ調整					
Note Adjustment should be repeated until correct meter indication is obtained. 1~4の調整はメータの指示が正しくなるまで数回繰返して下さい。					
1	Peak-0 dB Calibration for Lch. Lch: 0 dB 校正	VTVM Input: 1kHz Sine Wave 入力 1kHz正弦波 Load: None	Speaker Terminals 出力端子	VR3	Adjust input signal so that VTVM reads 34.64V. Then adjust VR3 and VR4 so that Meter read 0 dB. VTVMの指示34.64Vになる入力信号 を入れ、メータの指示が0 dBとなる ようにVR3,4を調整
2	Peak-0 dB Calibration for Rch. Rch: 0 dB 校正			VR4	
3	-30dB Calibration for Lch. Lch: -30dB 校正			VR1	
4	-30dB Calibration for Rch. Rch: -30dB 校正			VR2	

CIRCUIT ADJUSTMENT (回路調整)



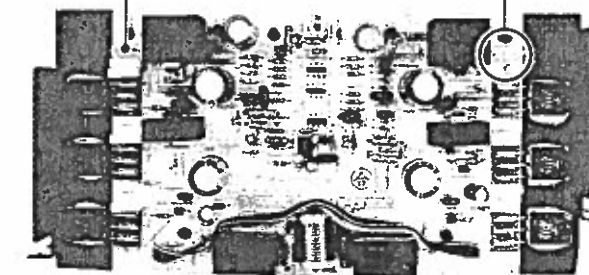
BOTTOM



Power Amp Assembly

SHORT terminal
for class-C

Test Point for Bias



"Remove the shorting jack, and plug it
to the SHORT terminal"
ジャックをはずし、"SHORT"の端子へ入れる。

CHECKING/ADJUSTMENT of Power Amp Stage パワーアンプ回路のチェック

Under normal circumstances, heat sink is indispensable
for final stage. However, if it is operated under class-C
temporarily, circuit check can be made without heat sink.

メイン回路は通常の動作ではヒートシンクが必要ですが、
C級動作をさせる事によってヒートシンクなしで基板を動
作チェックする事ができます。

※After adjustment make sure to plug to the test-point
with shorting connector jack.
調整後はコネクタジャックの取付を確認する。